

Universidad de Valladolid

Curso: **2023/2024**

Cód. Plan: **716**

Título: **MÁSTER EN INGENIERÍA DE TELECOMUNICACIÓN**

Centro: **E.T.S DE INGENIEROS DE TELECOMUNICACIÓN**

Campus: **VALLADOLID**

Curso	Tipo *	Periodo	ECTS	Código	NOMBRE DE LA ASIGNATURA	Horario	Guía
1	OB	1ºC	6.0	53795	INSTRUMENTACIÓN ELECTRÓNICA (CF_ST-TEL)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	53796	INTRODUCCIÓN AL DISEÑO DE CIRCUITOS INTEGRADOS (CF_ST-TEL)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	53798	FUNDAMENTOS DE ADMINISTRACIÓN Y GESTIÓN DE REDES DE COMUNICACIONES (CF_ST-SE)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	53799	ESTIMACIÓN, DETECCIÓN Y MÉTODOS NUMÉRICOS (CF_ST-SE-TEL)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	53800	ARQUITECTURAS Y TECNOLOGÍAS PARA EL DESARROLLO DE APLICACIONES DISTRIBUIDAS (CF_SE)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	53802	TELETRÁFICO Y CALIDAD DE SERVICIO (CF_ST-SE)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	53804	COMPLEMENTOS DE TRANSMISORES Y RECEPTORES (CF_TEL)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	53805	COMPLEMENTOS DE SISTEMAS DE COMUNICACIONES GUIADAS (CF_TEL)	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	3.0	55246	SISTEMAS ELECTRÓNICOS DE INSTRUMENTACIÓN	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	3.0	55247	DISEÑO DE CIRCUITOS CON DISPOSITIVOS LÓGICOS PROGRAMABLES	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	3.0	55248	DISEÑO Y TEST DE CIRCUITOS INTEGRADOS	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	3.0	55249	RADIOCOMUNICACIONES Y RADIODETERMINACIÓN	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	3.0	55250	ALTA FRECUENCIA, FOTÓNICA Y OPTOELECTRÓNICA	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	3.0	55251	PROCESADO DE SEÑALES EN COMUNICACIONES	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	12.0	55258	TALLER DE PROYECTOS I	<u>23-24</u>	<u>23-24</u>
1	OB	1ºC	6.0	55261	COMPLEMENTOS DE SISTEMAS DE COMUNICACIONES (CF_SE)	<u>23-24</u>	<u>23-24</u>

Tipo* (B - Básica, OB - Obligatoria, OP - Optativa)

Curso	Tipo *	Periodo	ECTS	Código	NOMBRE DE LA ASIGNATURA	Horario	Guía
1	OB	2ºC	6.0	53818	SISTEMAS ELECTRÓNICOS BASADOS EN MICROPROCESADOR (CF-ITT)	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	6.0	53819	INGENIERÍA DE SISTEMAS DE SOFTWARE (CF-ITT)	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	6.0	53820	ARQUITECTURA DE APLICACIONES DISTRIBUIDAS (CF-ITT)	<u>23-24</u>	<u>22-23</u>
1	OB	2ºC	6.0	53821	TÉCNICAS Y PROTOCOLOS DE REDES TELEMÁTICAS_(CF_ITT)	<u>23-24</u>	SIN DOCENCIA
1	OB	2ºC	6.0	53822	TRATAMIENTO DE SEÑALES (CF-ITT)	<u>23-24</u>	
1	OB	2ºC	6.0	53823	INTERCONEXIÓN DE SISTEMAS ELECTRÓNICOS (CF-ITT)	<u>23-24</u>	
1	OB	2ºC	6.0	53824	PROCESADO DISCRETO DE SEÑALES Y SISTEMAS (CF-ITT)	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	6.0	53944	CAMPOS ELECTROMAGNÉTICOS (CF-ITT)	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	3.0	55252	INFRAESTRUCTURAS DE TELECOMUNICACIONES	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	3.0	55253	PLANIFICACIÓN DE REDES Y SERVICIOS TELEMÁTICOS	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	3.0	55254	CLOUD COMPUTING Y VIRTUALIZACIÓN	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	3.0	55255	DESARROLLO DE APLICACIONES TELEMÁTICAS DISTRIBUIDAS	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	3.0	55256	FUNDAMENTOS DE APRENDIZAJE AUTOMÁTICO PARA LAS TIC	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	3.0	55257	APLICACIONES MULTIDISCIPLINARES DE LAS TIC	<u>23-24</u>	<u>23-24</u>
1	OB	2ºC	12.0	55259	TALLER DE PROYECTOS II	<u>23-24</u>	<u>23-24</u>
2	OB	1ºC	12.0	55260	TRABAJO FIN DE MÁSTER	<u>NO</u>	<u>23-24</u>

Nota: Esta información se extrae automáticamente de la aplicación de gestión del Plan de Organización Docente (POD) de la Universidad de Valladolid. La información de horarios debe haber sido introducida en la aplicación por el Centro responsable. Las guías docentes de las asignaturas deben prepararlas los profesores responsables. Las guías detalladas de grupo se pueden consultar en la intranet, accediendo con las credenciales de alumno de la UVa.